

TEKTRONIX

Nueva generación de productos de análisis digital

La División de Análisis Lógico de Tektronix acaba de presentar el nuevo Sistema de Análisis Digital DAS 9200. Las características de velocidad, anchura de canales y memoria, hacen que este sistema inaugure una nueva generación de instrumentos modulares de análisis digital. El sistema 9200 puede adquirir 540 canales a 20 MHz, con 32 K de memoria; 432 canales a 200 MHz con 4 K de memoria; 160 canales a 2 GHz con 8 K de memoria, o 1008 canales de estímulos a 50 MHz con 8 K de memoria.

El Das 9200 incorpora potentes funciones de adquisición y estímulo a una arquitectura de sistemas compacta diseñada para lograr una flexibilidad óptima. Permite combinar una amplia variedad de módulos que ofrecen distintas opciones de velocidad de muestreo y estímulo, capacidad de la memoria y número de canales, con paquetes software específicos, dando lugar a un amplio número de configuraciones posibles. El 9200 incluye características de depuración y análisis software, integración de sistemas, análisis de la temporización y estado de alta velocidad, verificación funcional de prototipos ASIC, comprobación de placas y diseños, y es óptimo para todo tipo de aplicaciones de análisis lógico.

Para aumentar la versatilidad del sistema, el DAS 9200 acepta hasta tres módulos de expansión y, en su configuración más amplia, admite hasta 28 instrumentos conectados a él.

El operador puede definir las interacciones y combinaciones de módulos en el sistema 9200. Las interacciones entre módulos, controladas por software, permiten aislar rápidamente problemas complejos, tanto hardware como software, en aplicaciones de análisis y validación.

STANDARD ELECTRICA

Participación en Isofotón

Standard Eléctrica y la Sociedad para el Desarrollo Regional de Andalucía (Soprea) han suscrito un acuerdo de principio que posibilitará, mediante una ampliación de capital, la entrada de la asociada española a ITT en el accionariado de Isofotón, el fabricante andaluz de paneles solares fotovoltaicos.

De acuerdo con el documento de principio alcanzado, la empresa mantendrá la denominación de Isofotón y ampliará su capital hasta llegar a 221 millones de pesetas. Standard participará con el 45%; al tiempo que el 51% quedará en manos de los actuales accionistas de Isofotón, Soprea, el Banco de Vizcaya y Abengoa. Por otra parte, el 4% restante corresponderá a la firma española de distribución de paneles solares Atersa.

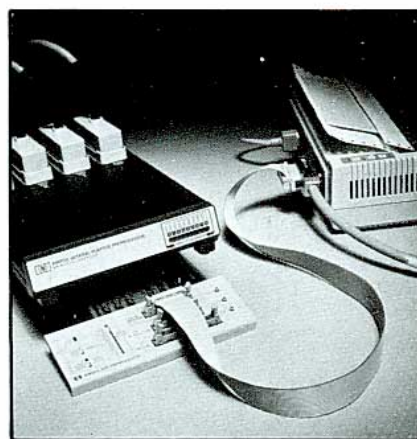
La operación, que aún ha de ser aprobada por los consejos de administración de ambas empresas, se enmarca en el proceso de diversificación de la oferta hacia distintos sectores de la producción puesta en marcha por Standard.

Según las previsiones de sus socios, la nueva Isofotón facturará alrededor de 1.000 millones de pesetas en su primer año de actividad. La empresa andaluza remodelará su planta malagueña para producir paneles monofocales; mientras que los paneles de energía solar térmica, ya fabricados por Standard Eléctrica, continuarán produciéndose en la planta de la asociada a ITT de Villaverde (Madrid).

HEWLETT-PACKARD

Nuevo preprocesador de Bus para sistema HP 64000

El preprocesador de bus HP 64695A, de Hewlett-Packard, incorpora el análisis de las RS-232-C/V.24, RS-449 y del bus HP-IB al analizador de software/estado lógico HP 64620S.



Procesador de Bus para HP 64000.

El analizador lógico HP 64620 puede analizar muchos de los microprocesadores y buses más corrientes con el preprocesador general HP 64650A, que

permite añadir fácilmente módulos de interfaz para aplicaciones específicas. Esta arquitectura simplifica la conexión con el analizador, y define automáticamente las entradas en términos de buses, líneas de control y líneas de estado.

Diseñado para esta arquitectura, la HP 64695A es una placa de circuito impreso que, introducida en el HP 64650A, permite al ingeniero supervisar la actividad de un bus sin interferir en su funcionamiento.

La HP 64695A incluye un ensamblador inverso y un fichero de configuraciones para cada uno de los tres buses soportados. El ensamblador inverso convierte datos y estados a frases inglesas de fácil lectura, en vez de símbolos codificados con analizadores de protocolos. Los ficheros de configuración adaptan automáticamente y formatean el analizador a la implicación específica, liberando al usuario de esta tarea.

En la modalidad HP-IB, la HP 64695A supervisa y presenta los estados de ocho líneas de estado y otras ocho de datos. En cuanto a las RS-232-C/V.24 y RS-449, supervisa y presenta cinco líneas de intercambio, de las que cuatro están sincronizadas con el controlador en serie. La quinta línea, detectora de la portadora asíncrona, se muestrea cada vez que se envía un carácter al analizador.

Los datos del bus y/o las señales de estado se pueden dirigir a cualquiera de las tres salidas analógicas que existen, y se pueden sondear con un analizador de tiempos/estados de alta velocidad HP 64610S, para medidas coordinadas en tiempo, de alta resolución. De este modo el diseñador digital puede analizar los buses en busca de problemas de sincronización o de glitches, para garantizar que funcionan adecuadamente.

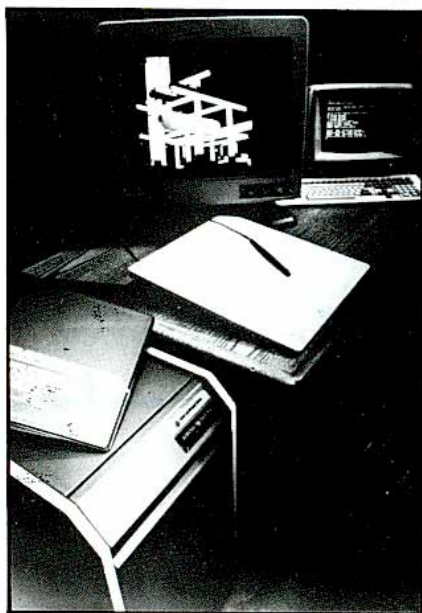
GE CALMA

Nuevo controlador gráfico en 3D

General Electric Calma ha anunciado un nuevo procesador gráfico para manejo de sólidos-sombreados en 3D.

El Graphicon 700 puede manipular imágenes complejas en 3D desde la estación de trabajo GE Calma, a una velocidad 5 veces mayor en comandos de refresco de pantalla y unas 30 veces más rápido en la generación de imágenes sombreadas, que los actuales productos de GE Calma.

El nuevo controlador será utilizado en los sistemas Vax, GE Calma y Microvax



Graphicon 700

II - basados en el software DDM (diseño, dibujo y fabricación), I-deas y dimensión III.

Graphicon 700 ejecuta 300 millones IEEE de operaciones de coma flotante por segundo y ha desbancado a toda la competencia en el proceso de imágenes sólidos-sombreados en 3D.

Al contrario de otros procesadores gráficos disponibles en 3D, que usan software, el Graphicon 700 está construido en hardware. La unidad está construida alrededor de una estructura de bus-múltiple que emplea procesadores distribuidos y cinco chips VLSI, desarrollados a medida, que suministran una alta velocidad de manejo de pantalla y una ejecución gráfica más eficiente.

Los cinco chips han sido diseñados por General Electric USA (departamento de sistemas de simulación y control en Daytona Beach, Florida) y por el departamento tecnológico de sistemas de silicio en Research Triangle Park, en Carolina del Norte, utilizando herramientas de ingeniería de diseño asistido, suministradas por GE Calma.

FPS

Ordenador científico de 187 MFLOPS

El FPS 364/MAX se sitúa en el medio de la gama de los Ordenadores Científicos de FPS. Al igual que el 164/MAX presentado al principio de 1985, el nuevo ordenador utiliza aceleradores matriciales de tecnología VLSI para aumen-

tar la velocidad por módulos de 22 MFLOPS (millones de operaciones en Coma Flotante por segundo). El FPS 364/MAX acepta un máximo de ocho aceleradores, siendo su capacidad la mitad del FPS 164/MAX. Este nuevo ordenador permite al usuario encontrar la mejor configuración adaptada a su problemática.

Un FPS 364/MAX en su configuración máxima, da una potencia de 187 MFLOPS.

La velocidad con la cual un Ordenador Científico trata los problemas depende tanto del Hardware como de la adecuación de su arquitectura a la estructura de la problemática a tratar.

En lo que se refiere a la velocidad de proceso, los benchmarks comprueban que este ordenador se acerca a su velocidad máxima al efectuar operaciones sobre matrices cuadradas de tamaño 2000 x 2000.

La memoria central del FPS 364/MAX está comprendida entre 512 K y 8 M palabras de 64 bits. El CPU accede a la memoria a través de un pipeline de tres niveles. Para aumentar la velocidad, el procesador utiliza también una memoria de "caché" asociativa.

Cada acelerador está asimilado a una zona de memoria "Host", concepto muy adaptado al cálculo matricial. Un acelerador también contiene un grupo de registros, así como dos unidades de adición y dos de multiplicación. Las unidades aritméticas del acelerador trabajan bajo control del CPU.

OLIVETTI

Nuevo Centro de I + D en Inglaterra

Olivetti ha inaugurado un nuevo centro de investigación avanzada en Cambridge, Inglaterra. Este nuevo centro (Olivetti Research Laboratory), entró en funcionamiento en el mes de Julio y operará en sintonía con los que ya funcionan en Italia, España y Estados Unidos. Forma parte de un importante plan de expansión de la actividad de investigación de base y está dirigido por Andrew Hopper, conocido sobre todo por su intervención en el desarrollo del sistema de networking llamado "Cambridge Ring".

Las actividades de Olivetti Research Laboratory se orientarán hacia algunas de las principales líneas de investigación: redes informáticas, metodología avanzada de proyecto, arquitectura de los ordenadores y sistemas de elaboración del lenguaje natural.

BULL

Informatización de la Comunidad Autónoma de Canarias

La Consejería de hacienda de la Comunidad Autónoma de Canarias ha decidido abordar un proyecto de informatización que contempla la gestión integral de todos sus servicios.

Para ello se ha adjudicado a la firma Bull, S.A., filial española del Grupo Bull, un importante pedido de material destinado a equipar el Servicio Informático de esta Consejería.

El pedido comprende la entrega e instalación de un ordenador Bull DPS 8/49, así como terminales QUESTAR y diverso material burótico.

Este material informático se dedicará a la puesta en funcionamiento de nuevos procedimientos presupuestarios y contables que integren la gestión de las Intervenciones y Tesorerías Delegadas con la explotación de los datos centrales (Contabilidad Analítica, Gestión de Ingresos y Pagos, Contabilidad Patrimonial, etc.).

ENTEL

Resultados 1985

En el ejercicio económico 1985, ENTEL, S.A., ingresó la cifra de 3.725 M/Ptas., lo que supone un crecimiento superior al 19% respecto al ejercicio anterior. Asimismo, el ratio de facturación por empleado mejoró en relación a ejercicios anteriores situándose por encima de la media en el mercado.

Durante este ejercicio destacan los beneficios obtenidos que ascienden a 157 M/Ptas. frente a los 61 M/Ptas. del año 1984, habiendo generado fondos por valor de 323 M/Ptas., lo que representa un 46,8% de incremento respecto al mismo período de 1984. Este incremento ha permitido autofinanciar la totalidad de las inversiones en activos fijos, así como cubrir parte de las necesidades adicionales de circulante.

Este período se ha caracterizado por las inversiones brutas en activos fijos por un valor de 224 M/Ptas., sobresaliendo las correspondientes a equipos para proceso de información e instalaciones y puesta en marcha de un nuevo Centro de Cálculo.

Los principales mercados en los que ENTEL presta sus servicios los constituyen: ENTIDADES FINANCIERAS, ADMINISTRACION CENTRAL,

AUTONOMICA Y LOCAL, COMUNICACIONES, DEFENSA, SANIDAD, INDUSTRIA y OTROS.

En cuanto a las previsiones de facturación para 1986 se espera alcanzar la cifra de 4.200 M/Ptas., con un aumento porcentual cercano al 21% en relación a 1985.



José Francisco Olascoaga Gómez.
Presidente de ENTEL.

Radio que sabe lo que quiere el oyente

Próximamente se introducirán aparatos de radio que sabrán lo que el oyente desea escuchar. Si usted va conduciendo su automóvil y se sale de la zona de alcance de la señal de una emisora resintonizará automáticamente la nueva frecuencia local de la misma estación, garantizando así la continuidad del programa. El aparato de radio también le dará la hora exacta todo el tiempo, no sólo cuando se transmitan las señales horarias. Usted podrá decirle a la radio que, cuando esté tocando una cinta musical o escuchando un canal que no da noticias de tráfico ni meteorológicas, usted quiere ser interrumpido para oír los avisos de embotellamientos de tráfico o los pronósticos del tiempo.

Todo esto será posible gracias al llamado Sistema de Radioinformación (RDS en sus siglas inglesas). El RDS ha sido normalizado en toda Europa occidental y se espera que se extienda a todo el mundo. Actualmente el RDS sólo funciona con las transmisiones en VHF (hiperfrecuencia) y FM (frecuencia modulada), pero quizás pueda hacerse algo similar con las transmisiones en AM (amplitud modulada) y de onda corta. El RDS funciona ocultando la información detrás del programa principal, como si se tuviera un segundo aparato de radio sintonizado a la información oculta, como las noticias del tráfico y del tiempo. Asimismo hay un microordenador con el que el usuario puede comunicarse por medio de un teclado.

El microordenador acepta las instrucciones del oyente y las obedece. Por ejemplo, si usted le dice que quiere oír un programa específico a una hora determinada, buscará hasta encontrar el canal que usted desea. Entonces, cuando suene el título del programa, conec-

tará el altavoz. Similarmente, si se le dan instrucciones correspondientes, cuando se dé un pronóstico del tiempo o un aviso de problemas de tráfico, será pasado al altavoz. Muchos aparatos de RDS también podrán conectar un registrador magnetofónico de cassette o cinta para grabar un programa seleccionado.

Como quiera que por lo menos una sección de la radio RDS debe estar conectado todo el tiempo, aparte del costo de las piezas adicionales necesarias, es de esperar que las posibilidades del RDS sólo se introduzcan inicialmente en los equipos de alta fidelidad caros, aparatos de radio enchufables a la red y radios de automóviles. Pero de la misma forma que la industria de la electrónica perfeccionó los relojes de muy bajo consumo, es igualmente probable que haga lo mismo con los microordenadores de RDS para los aparatos de radio de pilas.

El RDS comenzará a funcionar en Gran Bretaña en septiembre del año próximo y en la República Federal Alemana seis meses más tarde; otros países están preparando sus sistemas y anunciarán pronto las fechas de iniciación.

Contribución de MARCONI (MDS) al proyecto espacial europeo

Marconi Defense Systems (MDS) suministrará filtros de paso de banda para el vehículo recuperable europeo Eureka. Estos filtros formarán parte del transportador experimental de frecuencia muy alta (20/30 GHz), que estará entre la carga útil a bordo de la primera estación Eureka, para la que ya se han asignado 67 millones de libras esterlinas. Este satélite de vuelo libre será puesto en órbita en marzo de 1988 por el transbordador espacial y será recuperado seis meses después.

Marconi Defense Systems, suministrará dichos filtros (de acuerdo con un contrato recibido recientemente) a CNES (la Administración Espacial francesa). CNES ha sido escogida por la Agencia Espacial Europea como contratista principal para el primer experimento europeo de comunicaciones entre satélites. Los filtros serán montados en la cadena de salida TWTA del satélite y actuarán como limitadores de banda, es decir, seleccionando la necesaria radiofrecuencia y canalizándola hasta la antena por medio de una guía de microondas. Un experimento muy destacado será la utilización del transponder para establecer un enlace interorbital de comunicaciones por medio del satélite Olympus 1, de la Agencia Espacial Europea. Este satélite, que será puesto

en órbita a finales de 1987, llevará equipo complementario de frecuencia muy alta, suministrado por MDS. En estudios realizados se ha comprobado que el uso del satélite Olympus, como estación repetidora en el espacio, reportará beneficios considerables en términos de mejor seguimiento, telemetría, recepción y control de funcionamiento de la estación Eureka. Los resultados de estos experimentos tendrán una gran influencia sobre los futuros enlaces de comunicaciones entre satélites y con estaciones espaciales.

ERIA/TEXAS

II Simposio sobre inteligencia artificial

Acaba de celebrarse en Madrid el II Simposio sobre "Sistemas Basados en el Conocimiento. Guía para iniciarse paso a paso", dentro del área de Inteligencia Artificial. El acto, organizado por Texas Instruments desde EE.UU. y transmitido a más de 50 sitios diferentes entre Estados Unidos, Canadá y todos los países europeos, y con una audiencia superior a los 30.000 espectadores, ha sido transmitido este año a España vía satélite, dentro del marco de cooperación entre las compañías ERIA y TEXAS (para la distribución y venta de equipos de IA y el desarrollo de sistemas expertos), y gracias a la colaboración de PESA, compañía española de fabricación de equipos para la recepción de TV vía satélite.

Los ponentes de este Simposio —a los que durante las cinco horas de duración los espectadores podían interpellar con sus preguntas— fueron el Doctor Edward Feigenbaum (conocido profesor y autor de varios libros sobre inteligencia artificial de la Universidad de Stanford), el Doctor John McDermott, presidente del Carnegie Group Inc.; Thomas Kehler, vicepresidente de Intelliparc; y, Charles Williams, vicepresidente de Inference Corporation. Actuó como moderador Harry Tennant, miembro del equipo de investigación de Texas Instruments.

De las diferentes estimaciones resalta la que afirma que hacia el año 2.000 el mercado de la Inteligencia Artificial será de unos 120.000 millones de dólares. Se presentaron aplicaciones reales de sistemas basados en el conocimiento, así como el proceso a desarrollar paso a paso, para el desarrollo de aplicaciones, desde los ordenadores personales con menos de 200 reglas, hasta los grandes ordenadores Lisp con un mínimo de mil reglas. De los proyectos realizados que fueron expuestos por los expertos del conocimiento, se explicaron con mayor

énfasis los retos y beneficios a obtener desde el punto de vista del usuario, sin profundizar excesivamente en los detalles técnicos.

PAYMA

Multiplexor KILOMUX 64

PAYMA presenta el nuevo multiplexor por división en el tiempo KILOMUX 64 de su representada RAD. Su capacidad de multiplexar hasta 6 canales a 9600 bps con interface V.24 en una sola línea de 64 kbps le permite obtener una buena utilización del nuevo servicio de Telefónica de alta velocidad (64 kbps). Este equipo es totalmente transparente al protocolo y acepta entradas tanto síncronas como asíncronas, además permite realizar bucles tanto en el canal principal como en los secundarios. Una aplicación consistiría en unir 6 equipos I.B.M. 3274, trabajando a 9600 bps a un solo controlador de comunicaciones central I.B.M. 3725 ó I.B.M. 3705. El KILOMUX de esta forma permite la conexión de hasta 200 terminales de I.B.M. 3270 sustituyendo diferentes líneas y modems con una mayor calidad y economía.

AMITRON

Presentación de los productos HITACHI

Durante los días 3 y 4 de junio AMITRON, distribuidor oficial de HITACHI, realizó en Madrid y Barcelona respectivamente un seminario bajo el lema "Diseñando hoy con tecnología de mañana".

La presentación corrió a cargo del Sr. Knorr, Director de distribución de HITACHI-EUROPA y Sr. Pintaske, Director de Marketing de VLSI de HITACHI-EUROPA.

Durante el mismo se abordaron los siguientes temas:

- Serie 400 de controladores de 4 bits:
 - * HD61827 UC telefónico.
- Microprocesadores de 8 bits:
 - * 6301 serie CMOS compatible con 6801.
 - * 6305 serie CMOS compatible con 6805.



Seminario de HITACHI.

- * Serie ZTAT de UC con PROM interna.
- * 63705Z UC de 8 bits de altas prestaciones en CMOS.
- Microprocesador de 8 bits HD64180 (nueva generación del Z-80).
- GUAC, 6M1C, soporte del controlador avanzado de CRT.
- HD63805. Procesador de imagen.
- HD63463. Controlador de disco duro en CMOS.
- Tipos de encapsulado.
- Memorias MOS, bipolares y de burbuja (situación actual y tendencia).
- Nuevas tecnologías en MOSFETS de potencia.
- Displays y módulos de cristal líquido (situación actual y tendencia).
- Familias lógicas y gate arrays.

FACIT

Memorex firma un contrato con FACIT

En este contrato se suministrarán impresoras multifuncionales basadas en el modelo C 5500 de FACIT para aplicaciones en el mercado de periféricos compatibles con IBM.

Este es el tercer contrato que firman FACIT y MEMOREX, poniendo de manifiesto los significativos avances tecnológicos del fabricante sueco de periféricos en el desarrollo de nuevos equipos.

Memorex, que es una subsidiaria de Burroughs Corporation, celebra su 25 aniversario durante 1986. Es una compañía internacional que ofrece una gama de periféricos para el mercado, compatibles con IBM, así como dispositivos de almacenamiento masivo.

Por su parte, FACIT desarrolla, fabrica y comercializa periféricos de ordenador, orientados al mercado profesional. Sus oficinas centrales se hallan situadas en la localidad de Sundbyberg, en las

proximidades de Estocolmo (Suecia) y posee fábricas tanto en Suecia como en Estados Unidos.

DIGITAL

Ampliación de capital en España

Digital Equipment Corporation S.A., ha llevado a cabo una ampliación de su capital social en España. El nuevo capital será de 1.000 millones de pesetas.

Esta ampliación de capital permitirá a DIGITAL llevar a cabo sus planes de expansión futuros, invirtiendo en la apertura de nuevas oficinas, en instalaciones y otros activos fijos.

A este respecto hay que recordar que DIGITAL firmó a mediados de 1985 un contrato con STANDARD ELECTRICA para la fabricación por esta empresa de un terminal de tecnología DIGITAL. Las entregas al Centro Europeo DIGITAL de Distribución han comenzado el pasado mes de abril a entera satisfacción con unos volúmenes crecientes que, en la actualidad, son de varios cientos de unidades por semana.

Estas y otras acciones emprendidas por DIGITAL denotan el inicio de una creciente presencia industrial en España que, junto con los acuerdos de investigación en el campo de la Inteligencia Artificial firmados con la Universidad Politécnica de Catalunya y el Centro de Estudios Avanzados de Blanes (adscritos al CSIC), en este primer semestre de 1986 y la ampliación de capital, formaban parte de los compromisos adquiridos por DIGITAL con el MINISTERIO DE INDUSTRIA en Diciembre de 1984 dentro del marco del PEIN.

SELCO

Software de estados de máquina para "EPLD"

ALTERA CORPORATION introduce un paquete de software que permite el diseño mediante estados de máquina en los dispositivos CMOS reprogramables de su fabricación. El programa PLSME permite diseñar estados de máquina secuenciales hasta cien veces más deprisa que otros métodos de diseño.

El PLSME permite, al usuario de las EPLD (Erasable Programmable Logical Device), la introducción de definiciones

de estado de máquinas de diferentes formas, usando técnicas naturales de alto nivel que siguen el criterio de diseño del ingeniero. El usuario puede especificar estados, ramas condicionales y también entradas y salidas definidas para los estados de máquina. El PLSME permite también la introducción de descripciones en forma de tabla de verdad conveniente, correspondientes a los estados de entrada y salida.

Las aplicaciones típicas para diseño con estados de máquina son: interfaces de protocolos en transmisión de datos, control de motores paso a paso, secuencia que admiten saltos y en general cualquier función de tipo secuencial independientemente de su complejidad. Incluso los estados de máquina más complejos, pueden ser particionados en dos o más modelos más simples para su posterior implementación en la EPLD. Se puede crear fácilmente cualquier tipo de enlace y de codificación de salidas y combinarlos en un sólo fichero de diseño. El formato libre de entrada permite la utilización a lo largo de todo el diseño de expresiones booleanas y variables intermedias.

El paquete PLSME selecciona automáticamente la configuración de flip-flop (báscula) óptima para el diseño entre las disponibles (D, T o JK) en las pastillas EP 600, EP 900, EP 1800. El proceso de selección automática minimiza el producto de términos empleado, permitiendo una utilización más eficaz de los recursos disponibles. El PLSME es uno de los distintos métodos de captura de datos que utiliza el procesador A + PLUS, corazón del sistema de desarrollo de Altera que funciona con un PC de IBM o compatible.

ALTERA está representada en exclusiva en España por SELCO, S.A.

IBM

Seis nuevos modelos del Sistema/38

IBM España anunció seis modelos del Sistema/38 que ofrecen a los usuarios nueva tecnología, mayor flexibilidad, incremento de la capacidad, aumento de la relación precio/rendimiento y una mejor conectividad con el Sistema/36 de IBM y otros Ordenadores.

Las mejoras en el sistema operativo del Sistema/38 incrementan las posibilidades en el entorno de oficina y la integración de los Ordenadores Personales IBM en una red.

El modelo de entrada en la familia Sistema/38, el modelo 100, tiene un rendimiento interno aproximado de un 30%

superior al actual modelo. En la línea de la gama alta del Sistema/38, el nuevo modelo 700 ofrece una memoria interna de 32 MB, el doble que la que posee el actual modelo 40. Este incremento de memoria ha sido posible gracias a la utilización del chip de un millón de bits de IBM, integrado en una tarjeta de memoria de 4 MB.

Dos nuevos dispositivos de almacenamiento de acceso directo de avanzada tecnología (DASD) —el IBM 9332 y 9335— ofrecen a los usuarios del Sistema/38 mayor flexibilidad y opciones en la configuración del sistema y mejoras en capacidad y fiabilidad. El IBM 9332 está disponible en 200 MB y 400 MB como unidades autónomas o montadas en un bastidor IBM 9309.

Los nuevos seis procesadores del Sistema/38 —modelos 100, 200, 300, 400, 600 y 700— reemplazan a los actuales modelos 4, 6, 18, 20 y 40, los cuales serán retirados de su comercialización en septiembre de 1986. Todos los modelos actuales pueden migrar a los nuevos anunciados hoy.

C.T.N.E. TELEFONICA

E.C.O.C., Comunicaciones Ópticas

La Conferencia Europea de Comunicaciones Ópticas (E.C.O.C.), tuvo lugar los días 22, 23, 24 y 25 de Septiembre en el Palacio de Exposiciones y Congresos de Barcelona. España es por primera vez sede de este acontecimiento, que se viene celebrando desde 1975, y siempre en un país europeo.

La E.C.O.C. es la reunión de más alto nivel científico y tecnológico organizada en Europa en el área de las comunicaciones ópticas. Congrega anualmente a un importante número de especialistas en este campo de la técnica, que representan a entidades de explotación de telecomunicaciones, centros de investigación, universidades y fabricantes, de Europa, Estados Unidos y Japón.

Su objeto es servir de foro internacional e interdisciplinar sobre investigación básica y aplicada, desarrollo y evaluación de fibras ópticas, cables, elementos activos y pasivos, óptica integrada, ingeniería de sistemas y nuevos conceptos y aplicaciones de las tecnologías de comunicaciones ópticas. En esta edición de la E.C.O.C. se presentaron 181 contribuciones regulares y 21 de invitados.

La organización en España corrió a cargo de Telefónica, con colaboración,

patrocinio y apoyo de organizaciones y entidades nacionales e internacionales. Este año la presidencia del Comité de Dirección del Congreso recayó sobre D. Enrique Used Aznar, Director General Comercial de Telefónica.

Durante la celebración de la pasada edición de la E.C.O.C. se llevaron a cabo presentaciones relacionadas con las comunicaciones ópticas a nivel nacional en dos tipos: Exposiciones, que presentaron paneles gráficos con diagramas y esquemáticos relativos a previsiones, tendencias, políticas, etc., elementos físicos como componentes, unidades, equipos, etc., y experiencias, cuya finalidad fue presentar equipos y sistemas en condiciones de funcionamiento real, pudiendo hacerse comprobaciones y medidas sobre los mismos.

De entre las entidades que se presentaron en E.C.O.C.'86, TELEFONICA e INTELSA lo hicieron en forma de exposición, mientras que el resto de los expositores, S.E.S.A., TELETTRA, CONDELEC, S.A., C.C.S.A., etc., presentaron experiencias.

ITT

El programa RADITE adjudicado a DIGICOM

El Ministro de Defensa ha adjudicado el programa RADITE a DIGICOM, una empresa constituida temporalmente por Standard Eléctrica, Marconi Española e INISEL. El RADITE es un programa de desarrollo y fabricación de una red digital integrada de comunicaciones tácticas para la defensa de grandes unidades.

El valor del contrato ronda los 1.500 millones de pesetas en esta primera fase, aunque según estimaciones, y dependiendo de la evolución futura, el proyecto RADITE podría alcanzar los 30.000 millones de pesetas en los próximos ocho años.

El RADITE incluye centrales de conmutación, elementos de control para estas centrales, multiplexores de voz y datos y radioenlaces. El Grupo Standard se responsabilizará de los tres primeros elementos en colaboración con ERIA, empresa perteneciente al INI.