

# GT Microelectrónica y Semiconductores

## Información general:

**Coordinación:** Clara González

**Miembros:** Alfonso Gabarrón, Juan Carlos López, Adolfo Montalvo, Marisa Vallejo, Teresa Cervero, Iván Diez de los Ríos, Francisco Valdés, Jose María Súnico, Alejandro Martínez, Gustavo Marrero, Pedro Martín Jurado y Javier Cruz

- Nuevos miembros al Grupo
- Tenemos una reunión al mes vía zoom y un grupo de Whatsapp donde compartimos información (artículos, noticias...) y un apartado en la página web oficial del COIT donde publicamos nuestras actividades y documentos.



## Actividades H1 2025:

1. Comenzamos el año redactando el especial del **número 234 del BIT**:

<https://bit.coit.es/>

El **especial BIT** contiene los siguientes seis artículos:

1. Fabricación: "La (r)evolución del silicio" por mi
2. Fotónica: "Liderazgo internacional en fotónica integrada" por JOSE CAPMANY
3. IA: "Del cerebro al silicio" por Iván Díez de los Ríos
4. Computación cuántica: "Fundamentos, avances y expectativas" por Francisco Javier Valdés Sánchez, Joan Bausells, Francesc Pére
5. RISC V: "Un futuro tecnológico abierto" por Teresa Cervero García
6. PERTE Chip: "La contribución de España a la apuesta de Europa por la soberanía tecnológica" por Juan Carlos López y Alfonso Gabarrón González

2. En abril coordinamos un **webinar sobre "Comunicaciones cuánticas"** donde contamos con la extraordinaria presencia de Jesús Folgueira, un referente nacional en este campo. Al webinar se apuntaron de forma online 300 personas, de las que se conectaron 150. Fue un absoluto éxito...

3. En junio hemos firmado un MoU entre COIT, **VaSIC** y **AESEMI** para desarrollar la contribución española en la próxima reforma del Chips Act europeo en línea con las recomendaciones del Informe Draghi.

**El GT de MEySE del COIT ha liderado 4 de los subgrupos** de la sesión de trabajo que ha tenido lugar en Madrid y su impacto y aportación en el informe resultante ha sido muy clave